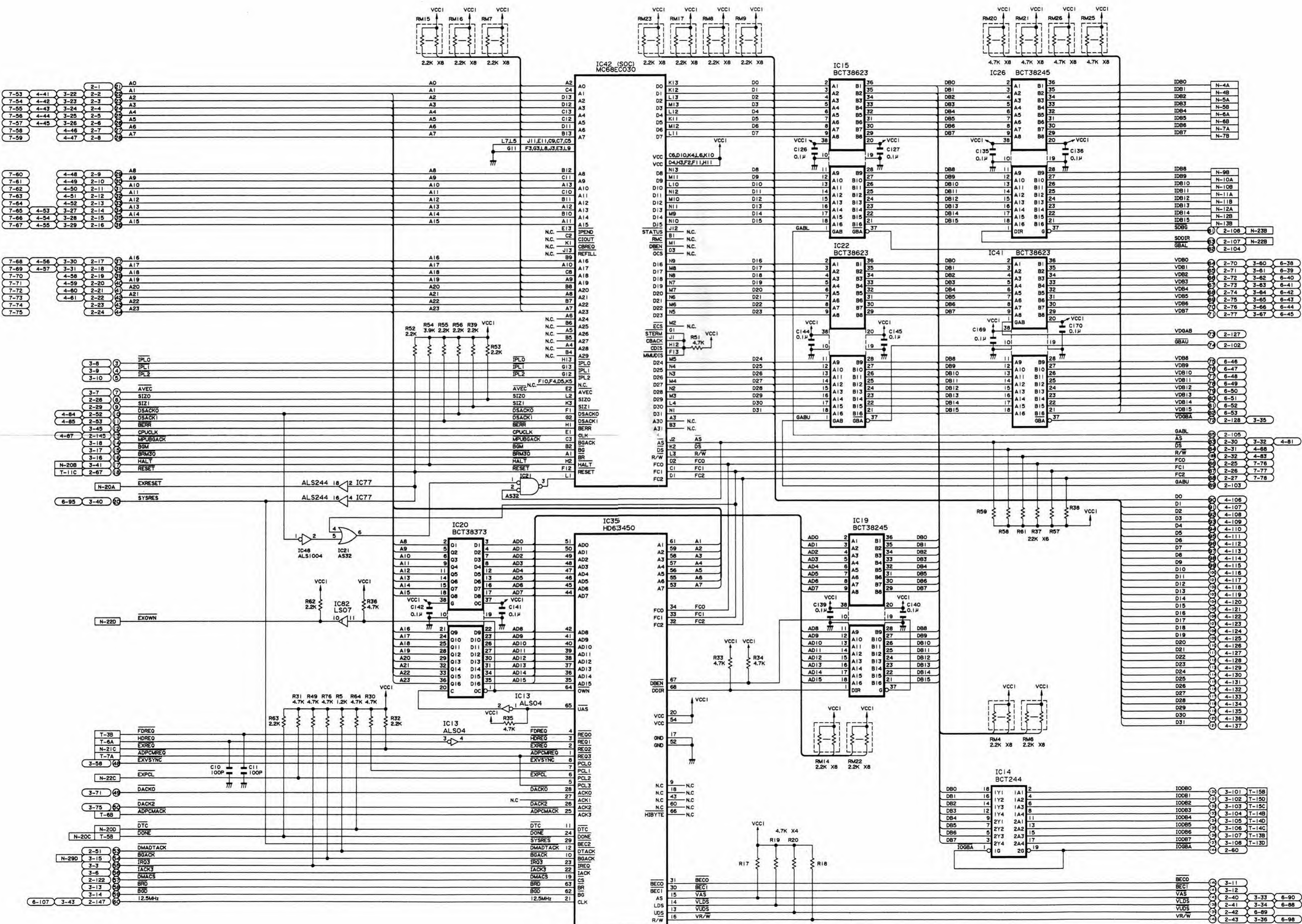


X68030

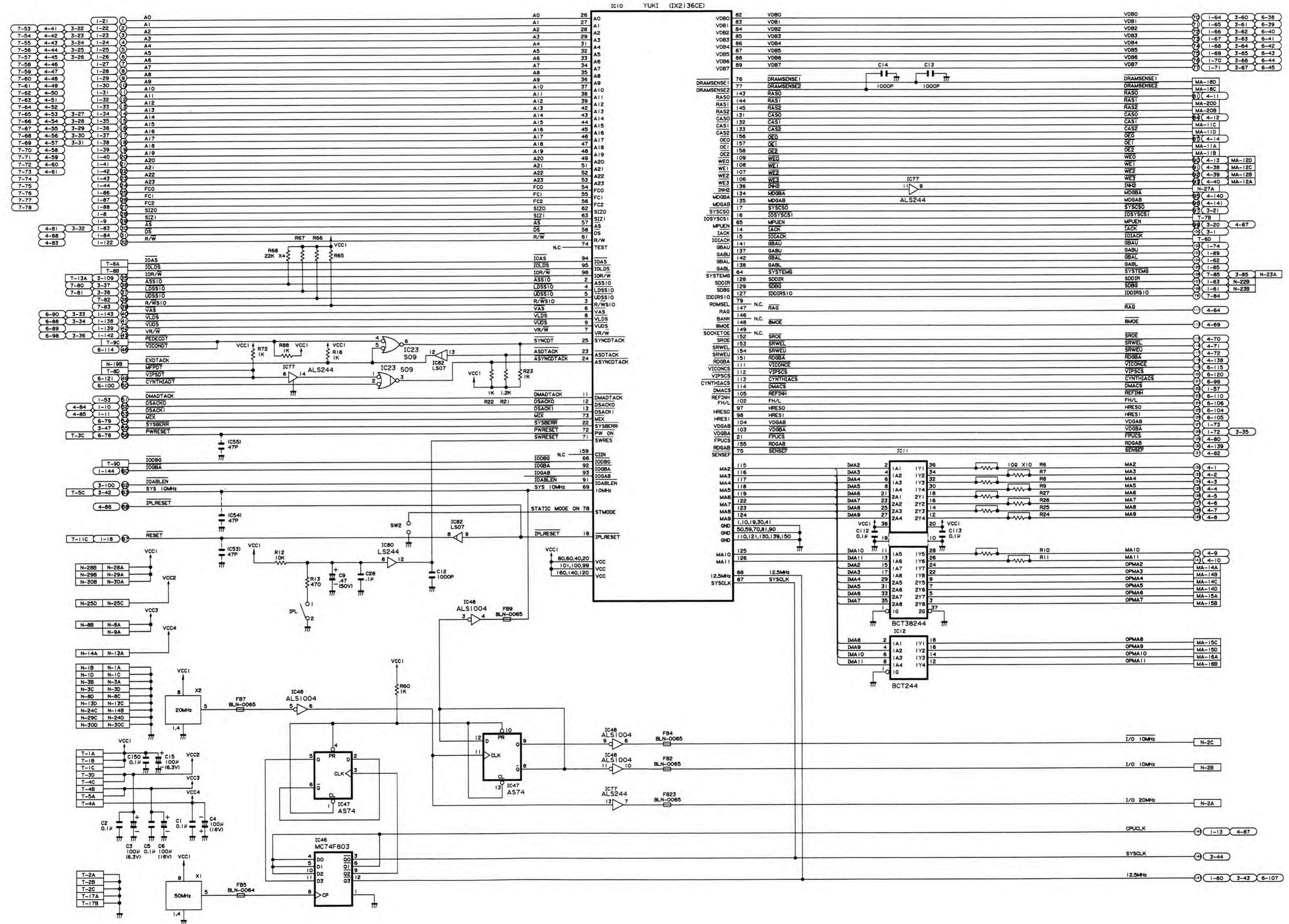
回路図

1. メイン基板
 - メイン基本配線図(1)
 - メイン基本配線図(2)
 - メイン基本配線図(3)
 - メイン基本配線図(4)
 - メイン基本配線図(5)
 - メイン基本配線図(6)
 - メイン基本配線図(7)
2. メイン基本配線図(3)
 - メイン基本配線図(4)
 - メイン基本配線図(5)
 - メイン基本配線図(6)
 - メイン基本配線図(7)
3. メイン基本配線図(7)
 - コントロール基板
 - コントロール基本配線図
 - 1/0、FDコネクタ、SCSIコネクタ、LED基本配線図
 - 1/0、FDコネクタ、SCSIコネクタ、LED基板
 - アナログ基本配線図
 - 電源部基本配線図

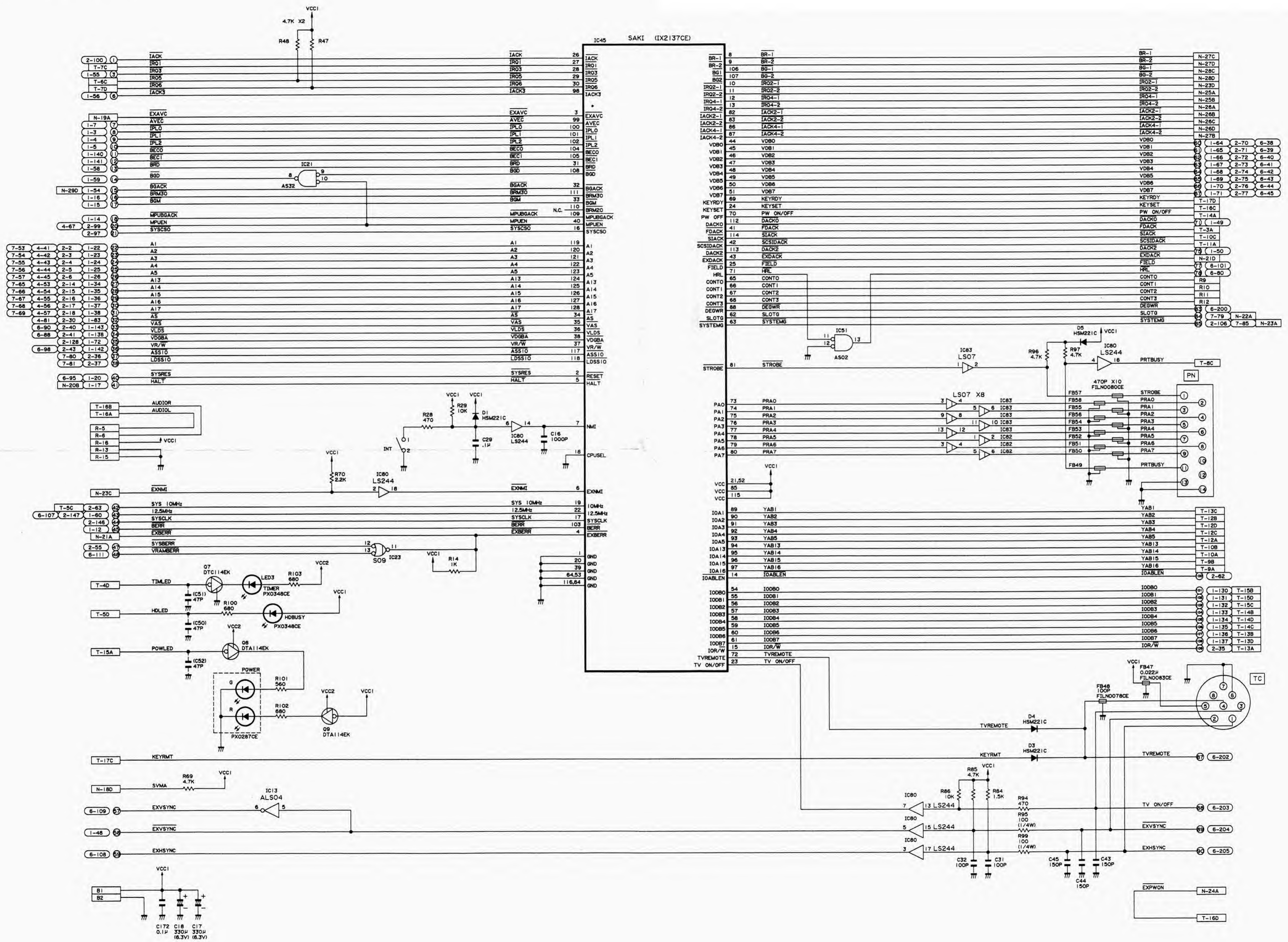
メイン基本配線図(1)



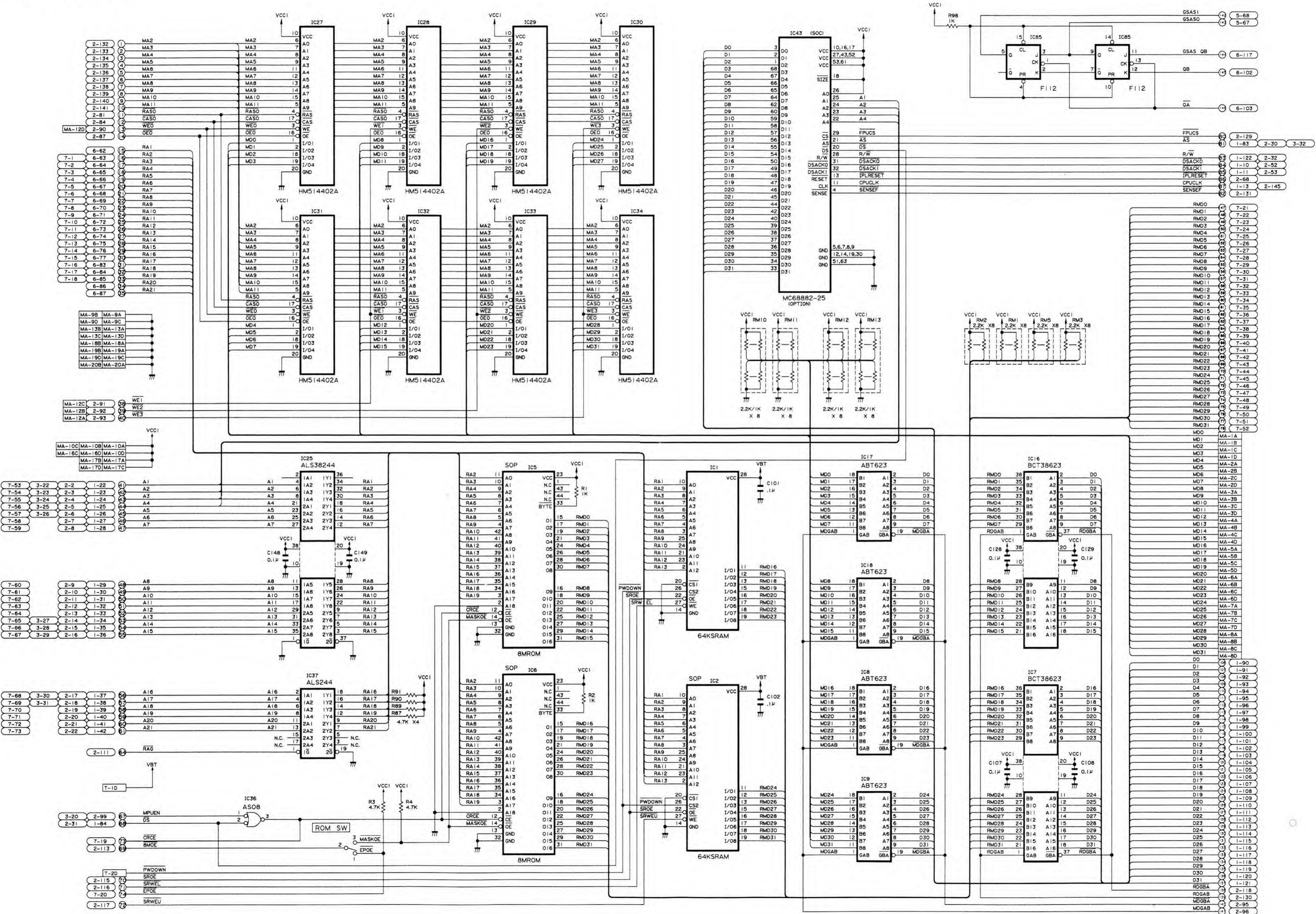
メイン基本配線図(2)



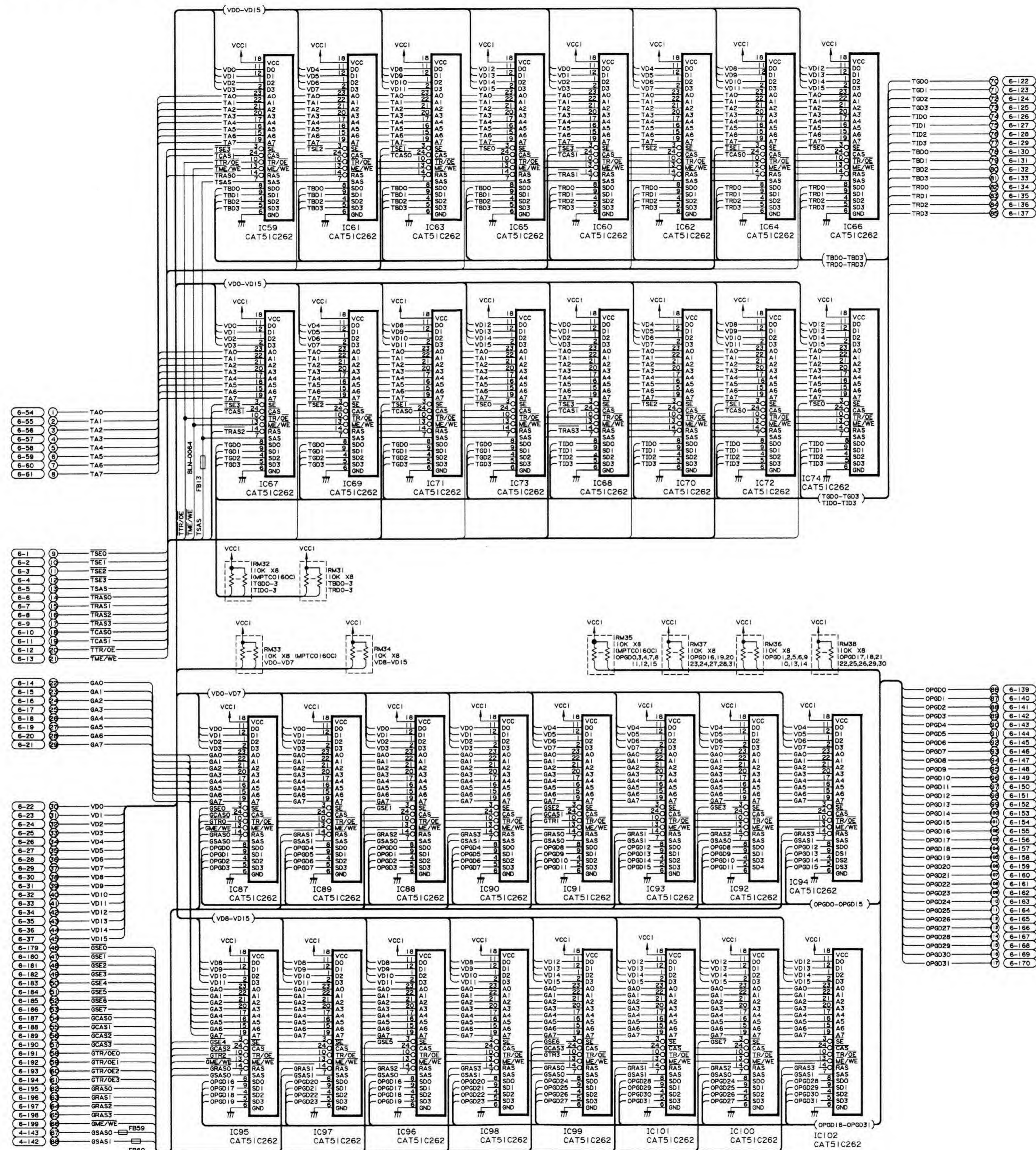
メイン基本配線図(3)



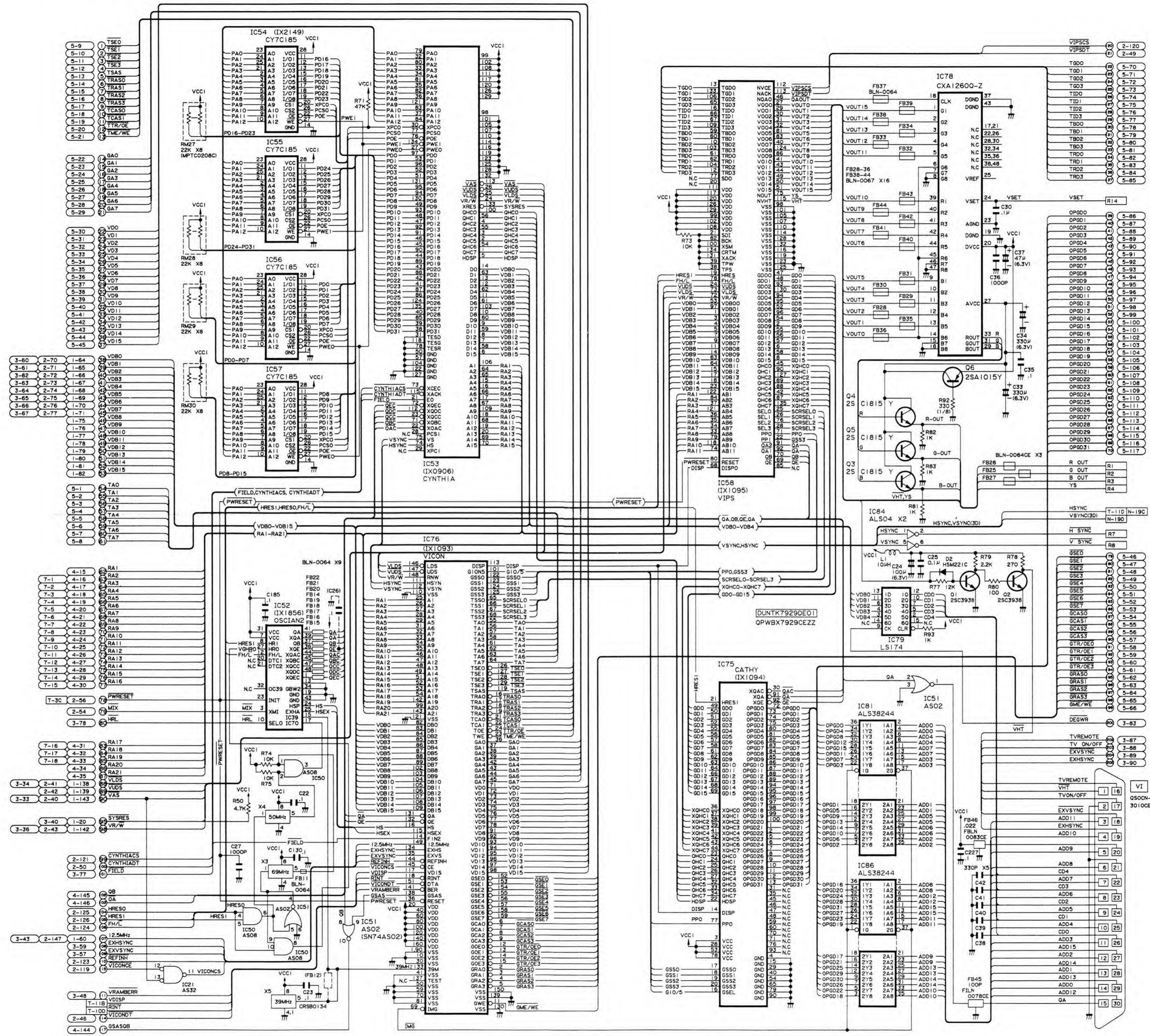
メイン基本配線図(4)



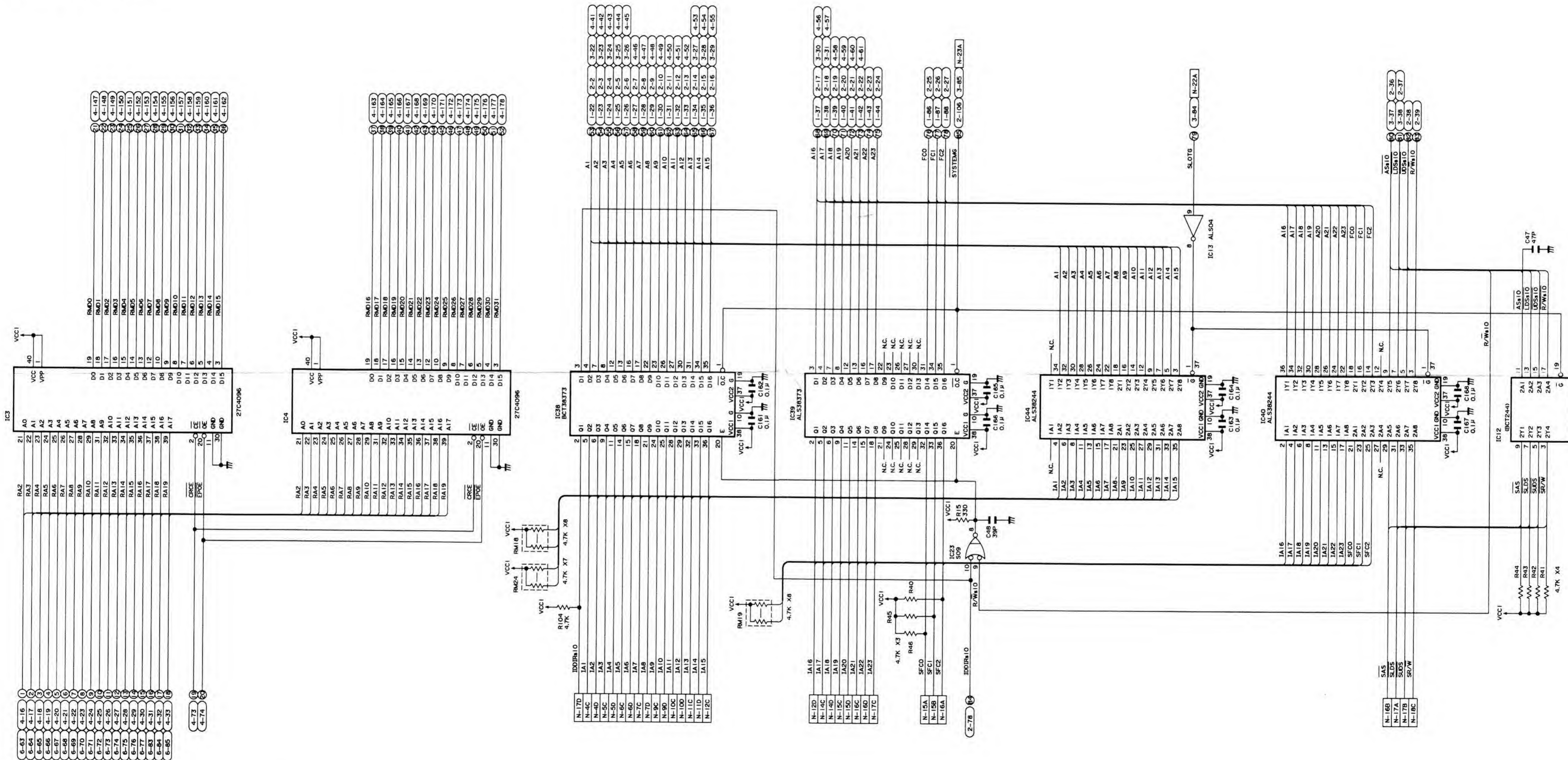
メイン基本配線図(5)

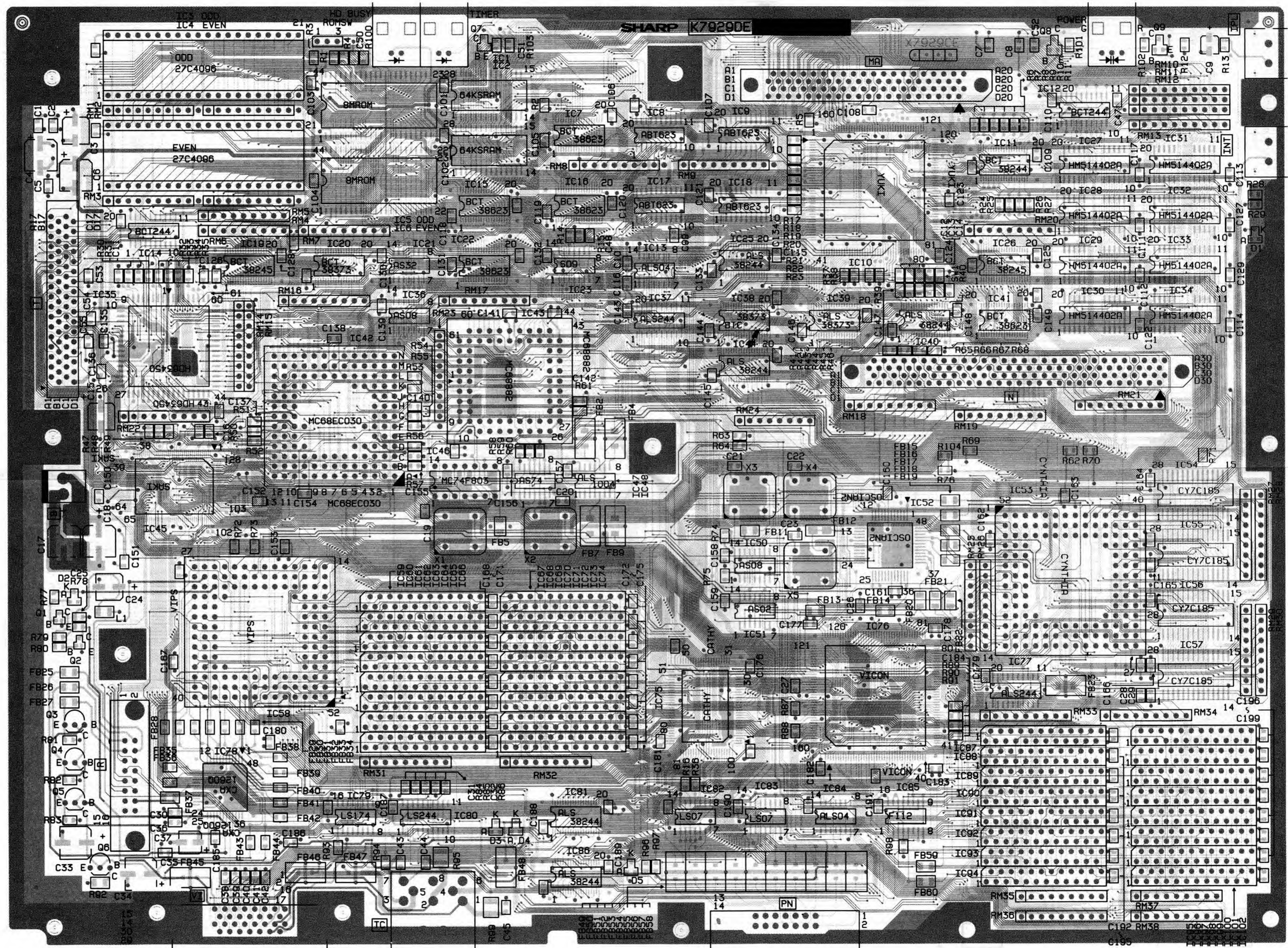


メイン基本配線図(6)

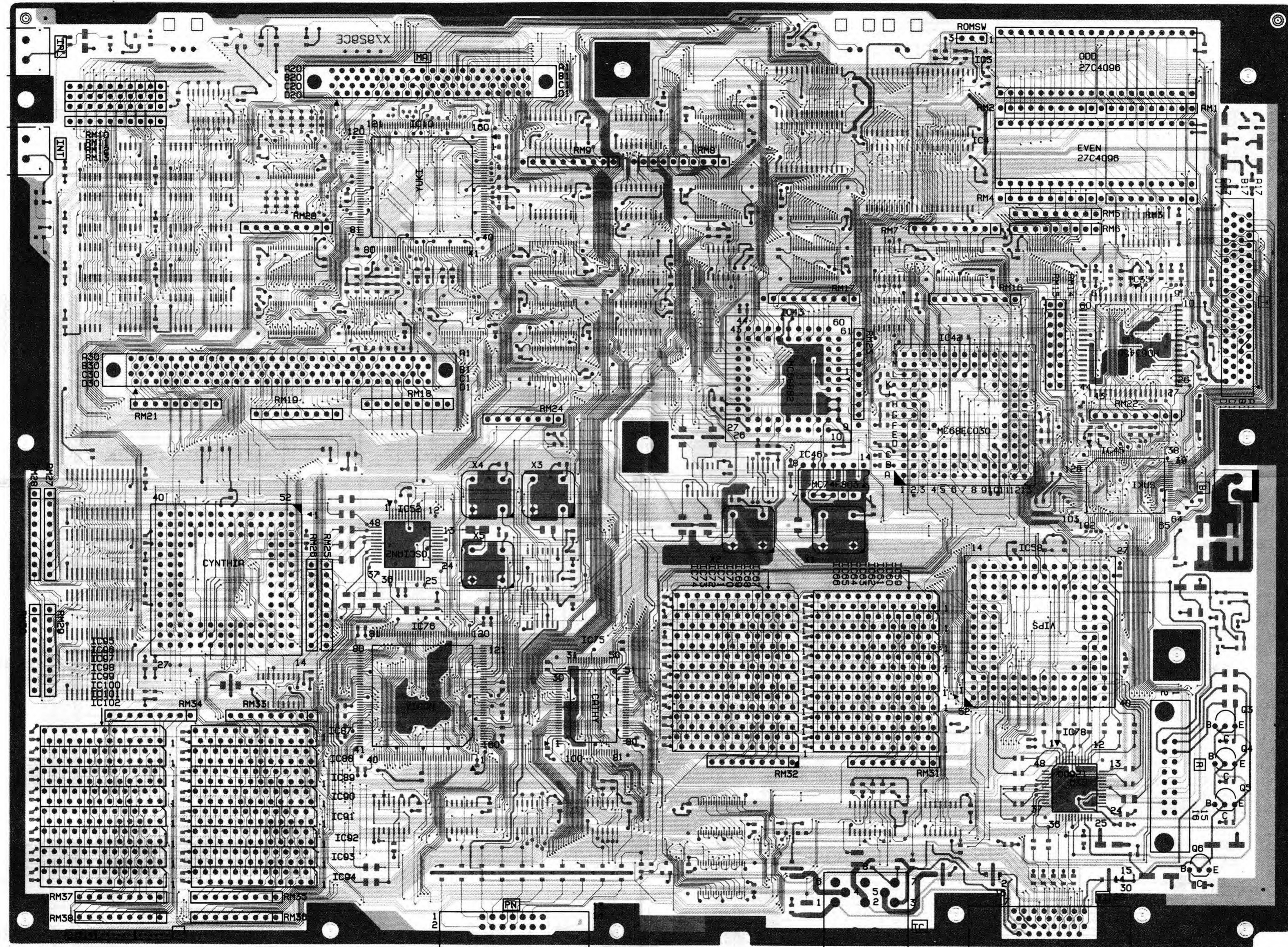


メイン基本配線図(7)

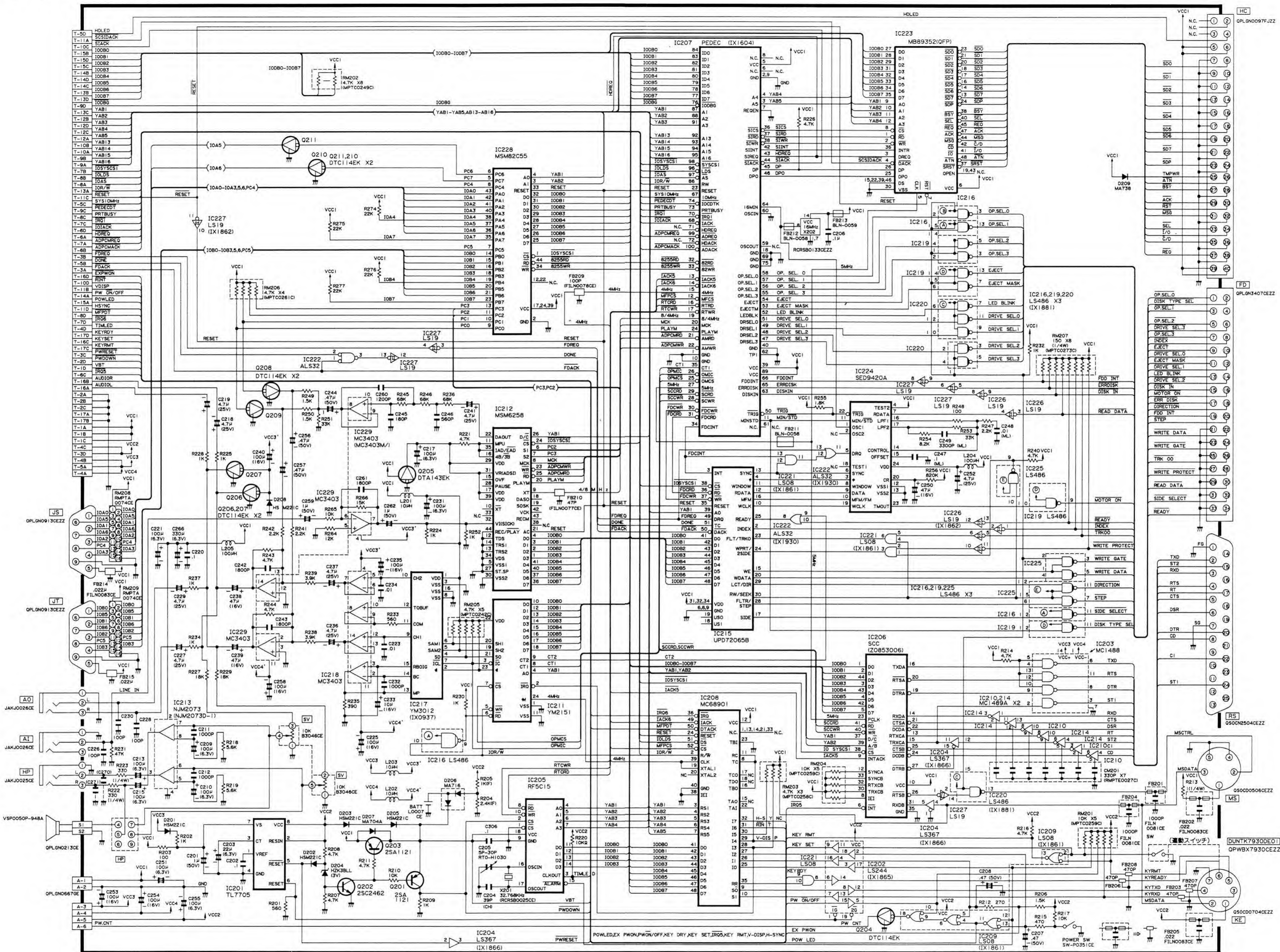




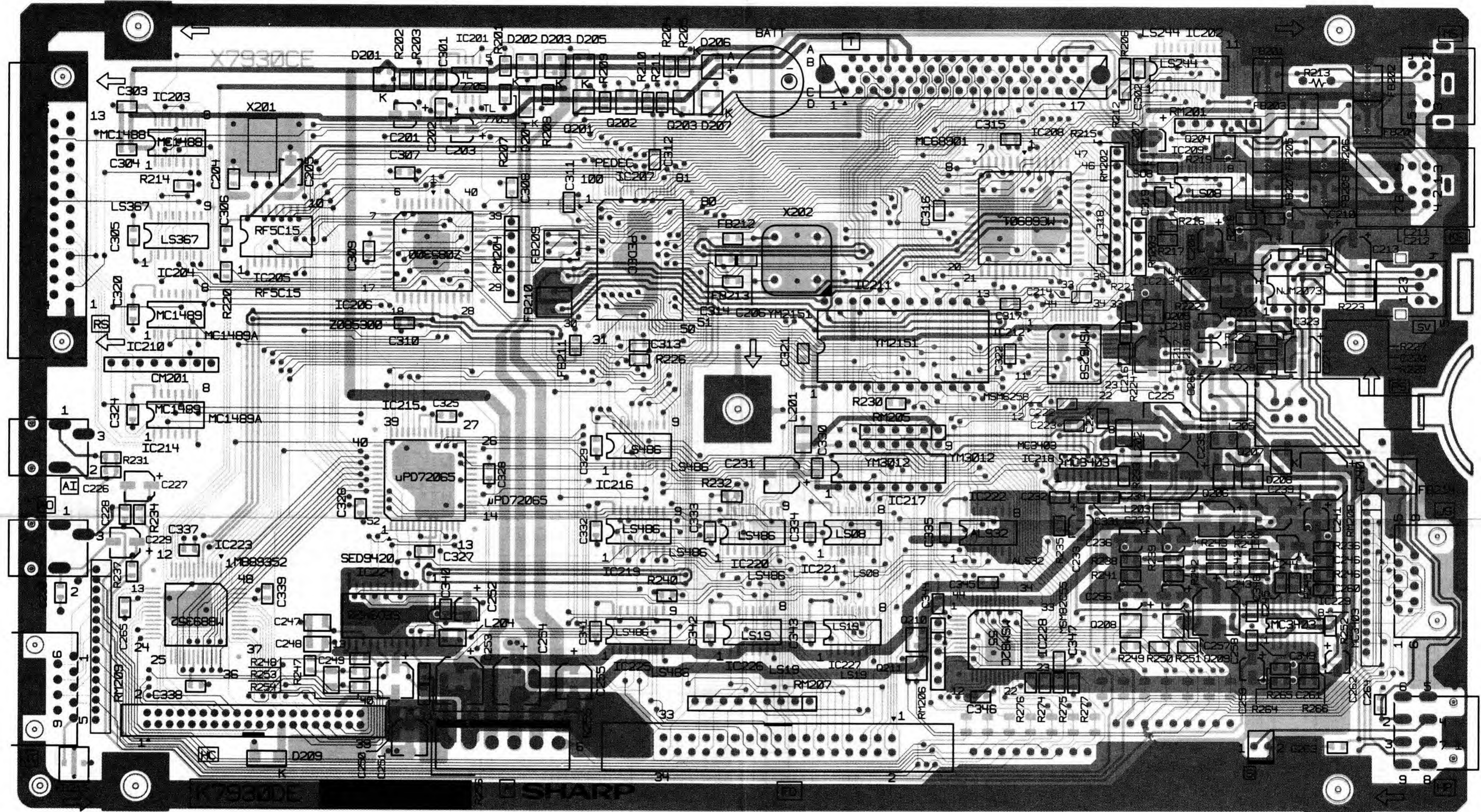
半田面



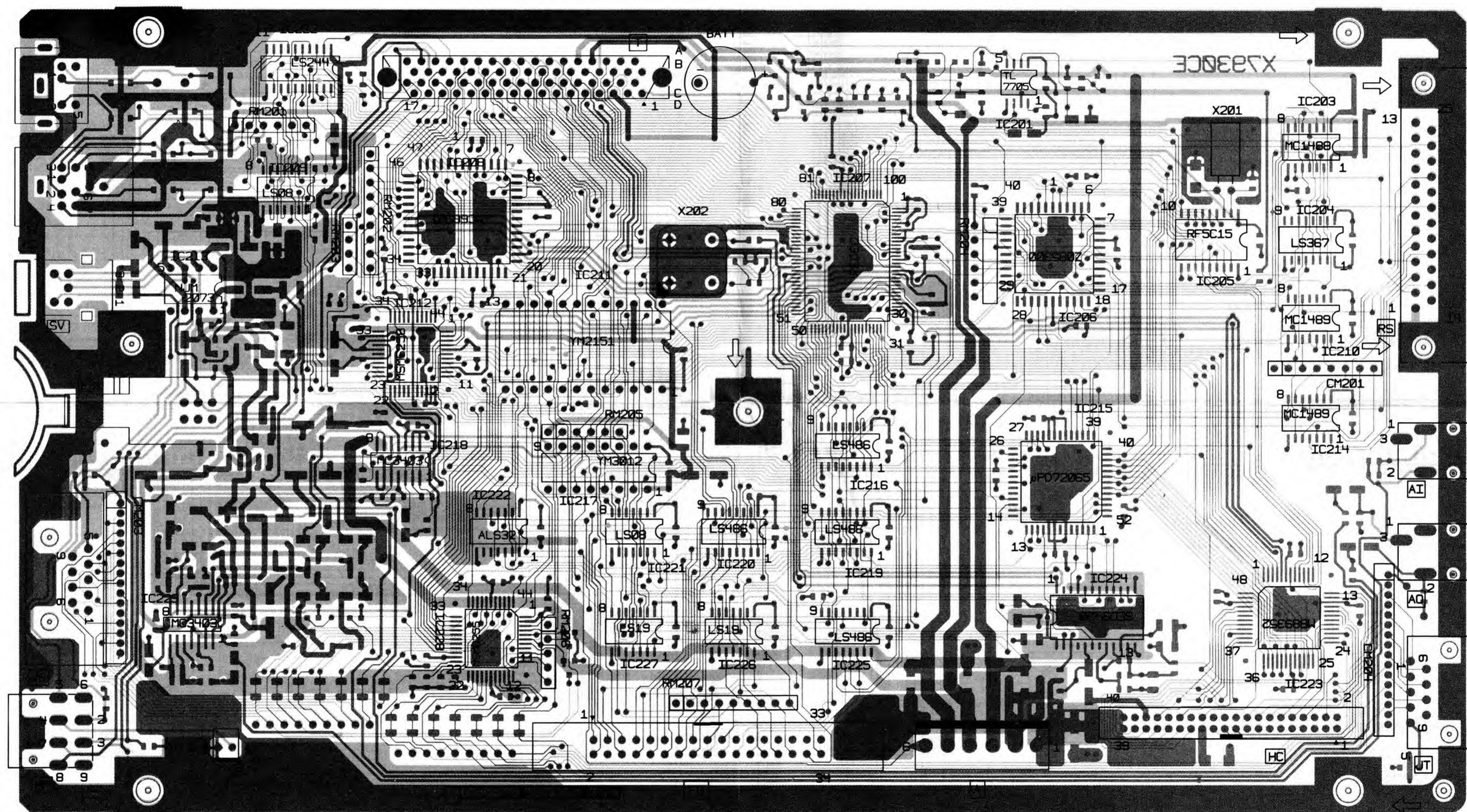
コントロール基本配線図



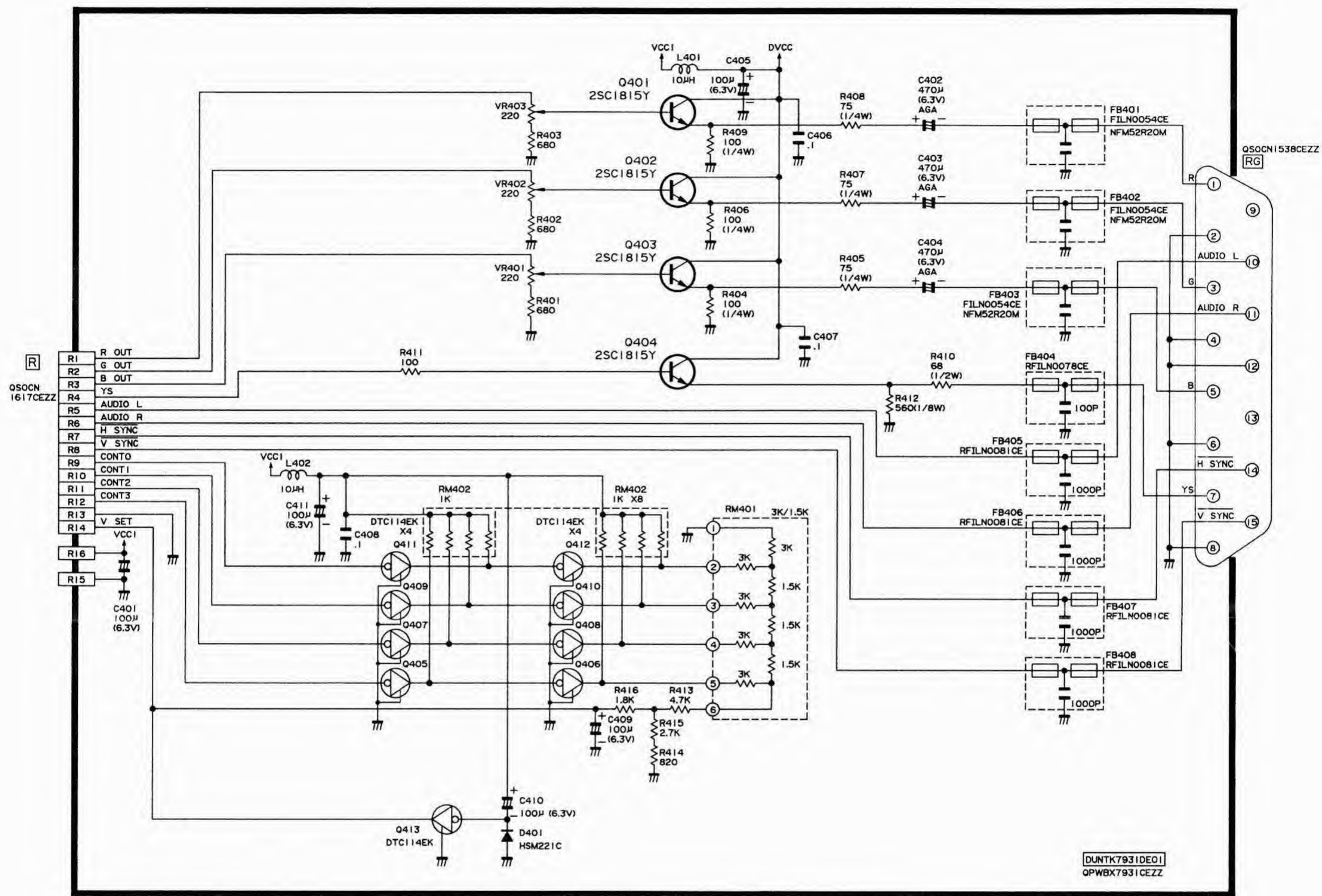
部品面



コントロール基板
半田面

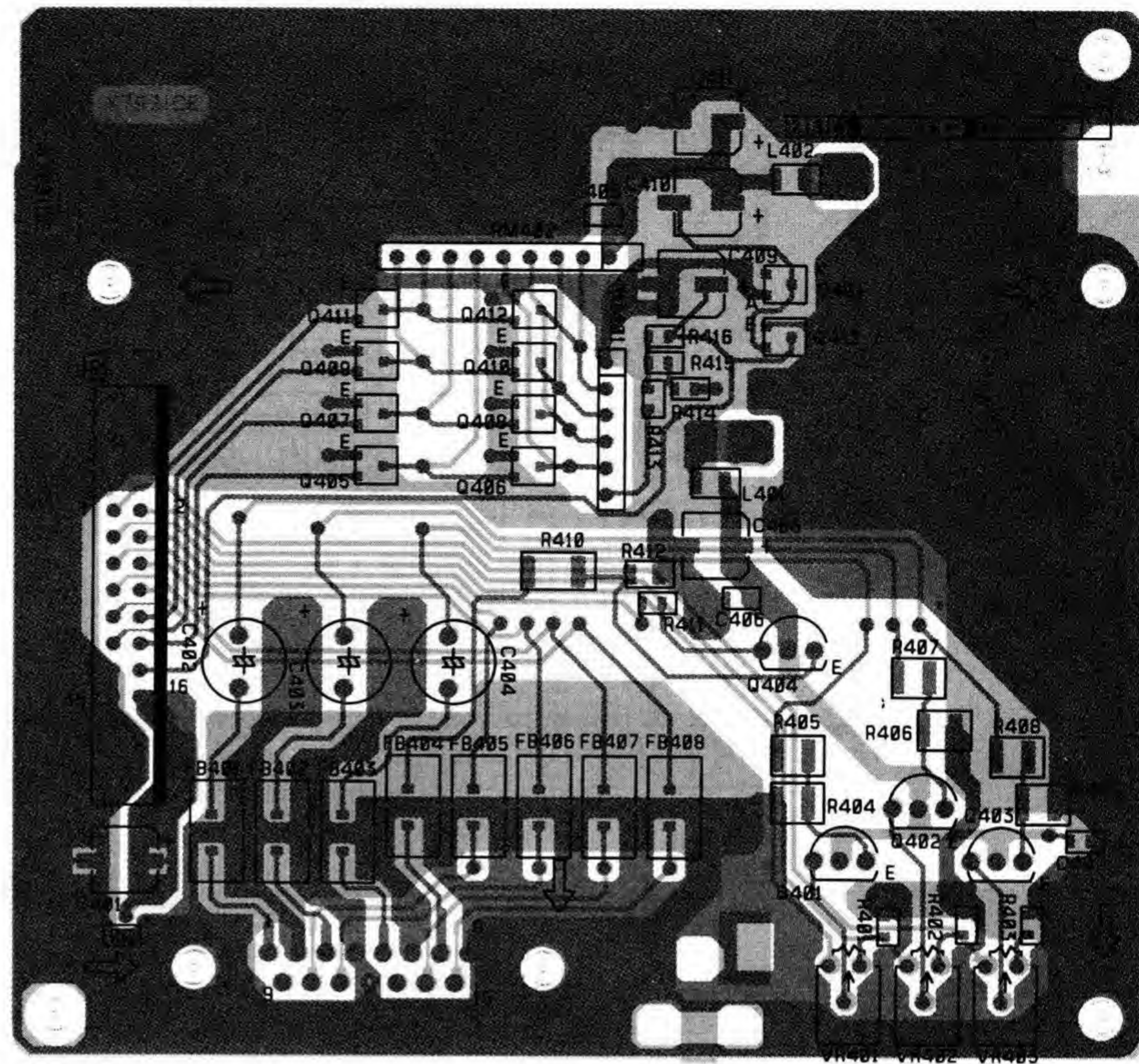


アナログ基本配線図

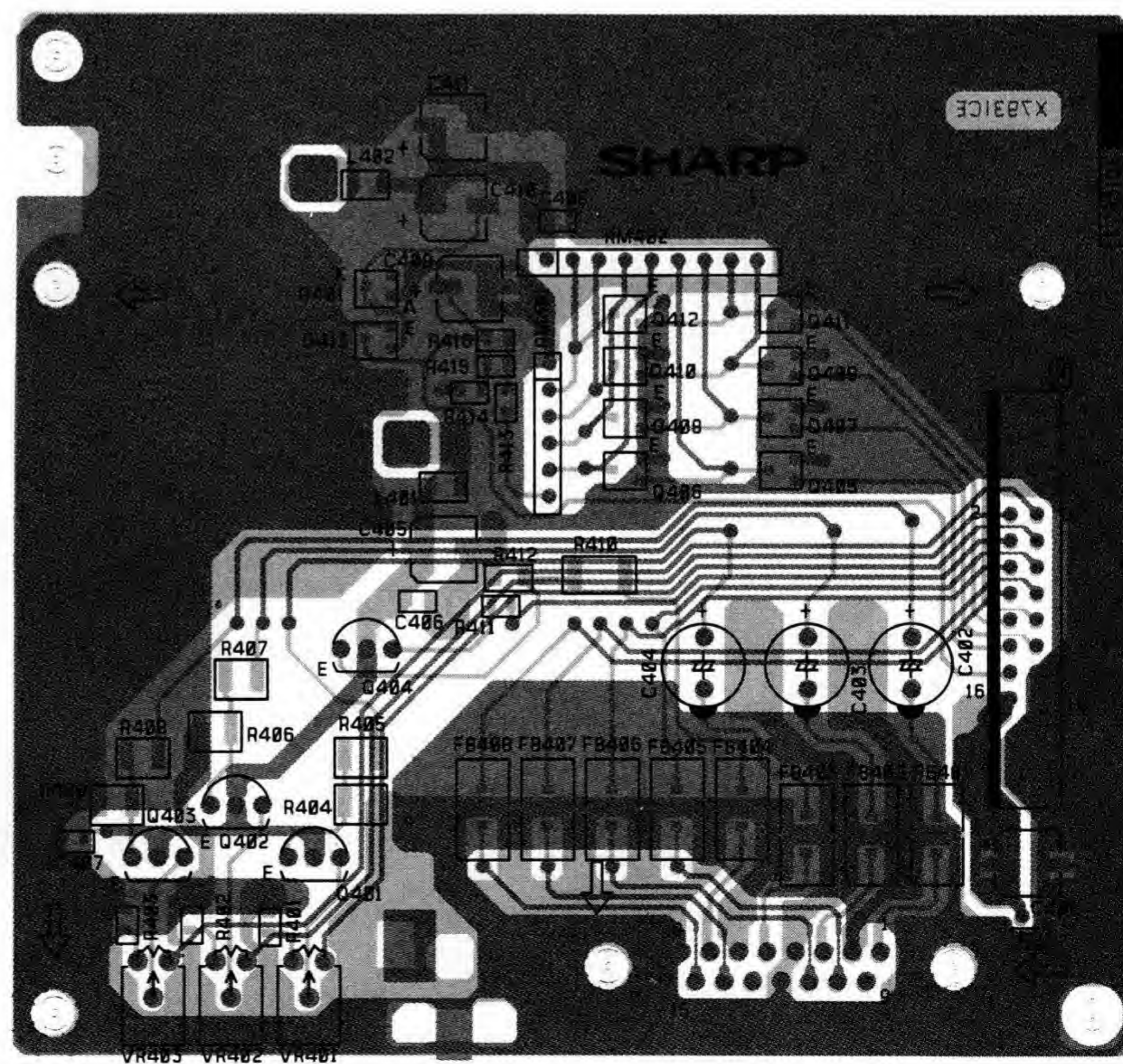


アナログ基板

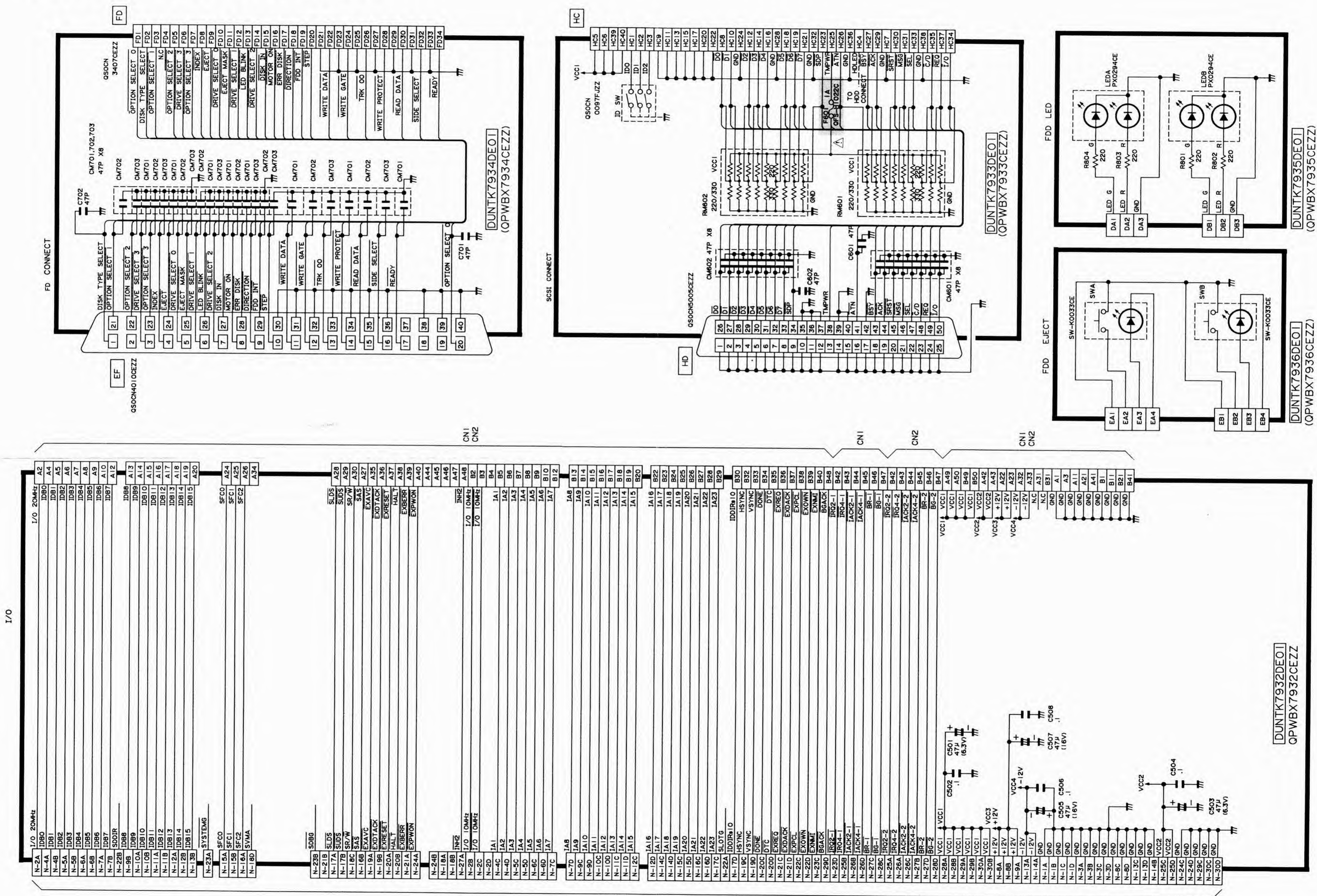
半田面



部品面



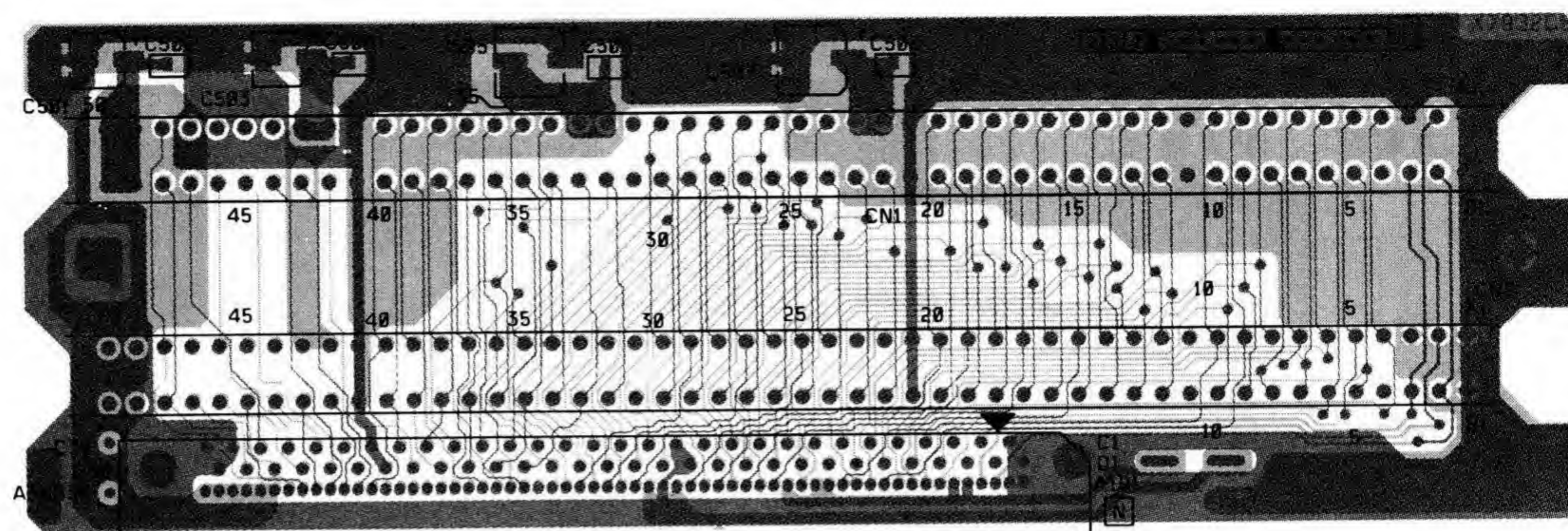
I/O、FDコネクタ、SCSIコネクタ、LED基本配線図



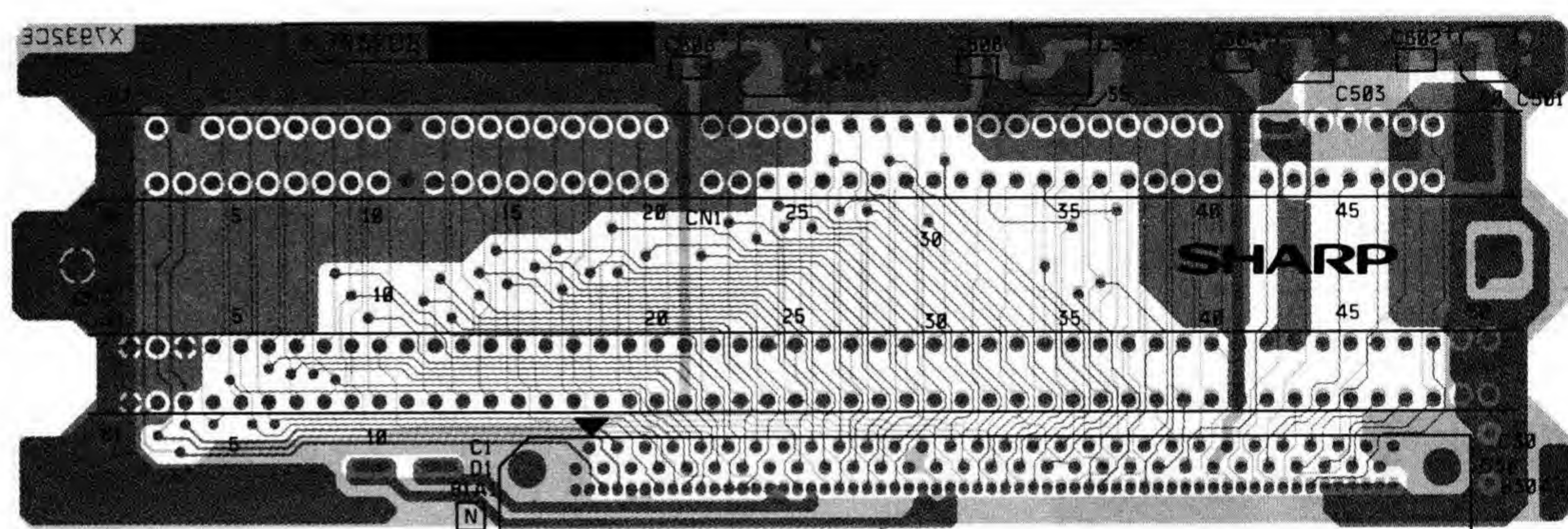
I/O、FDコネクタ、SCSIコネクタ、LED基板

I/O基板

半田面

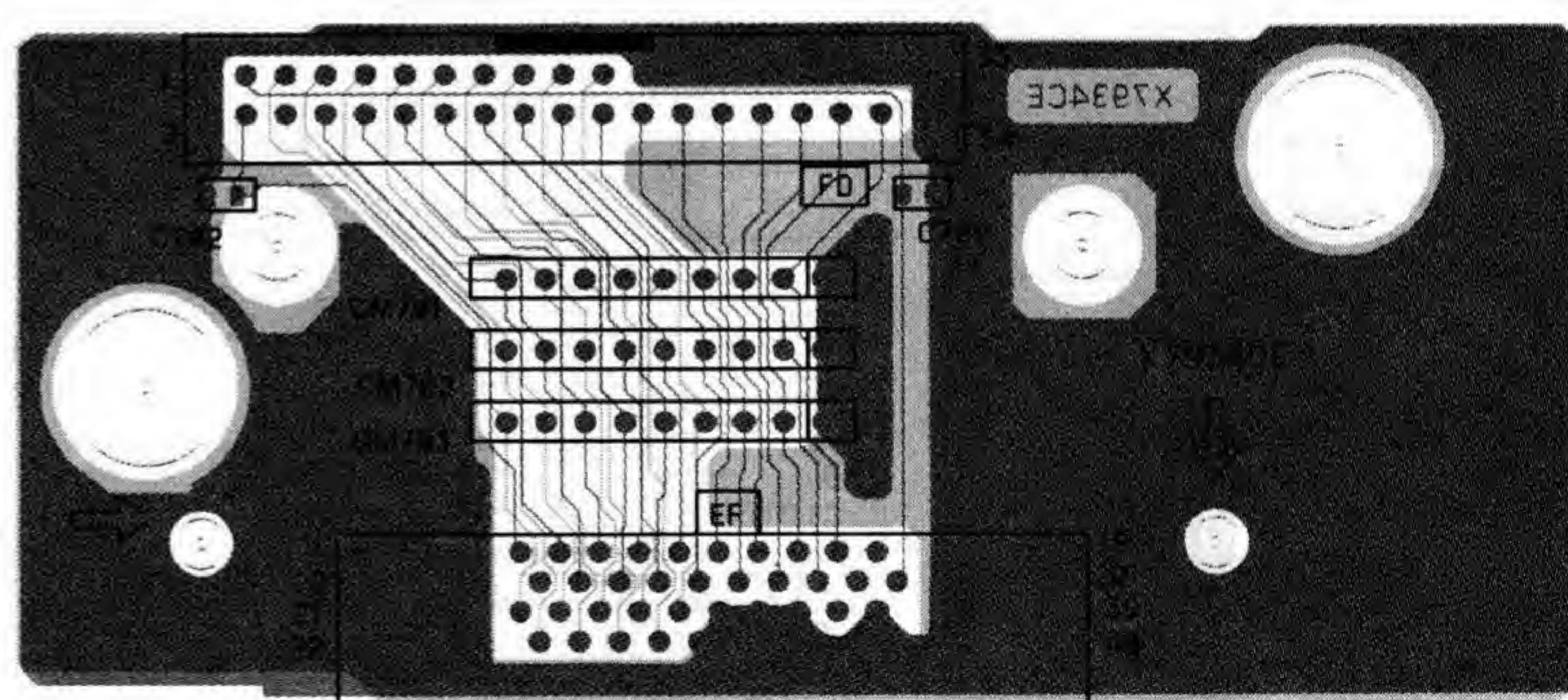


部品面

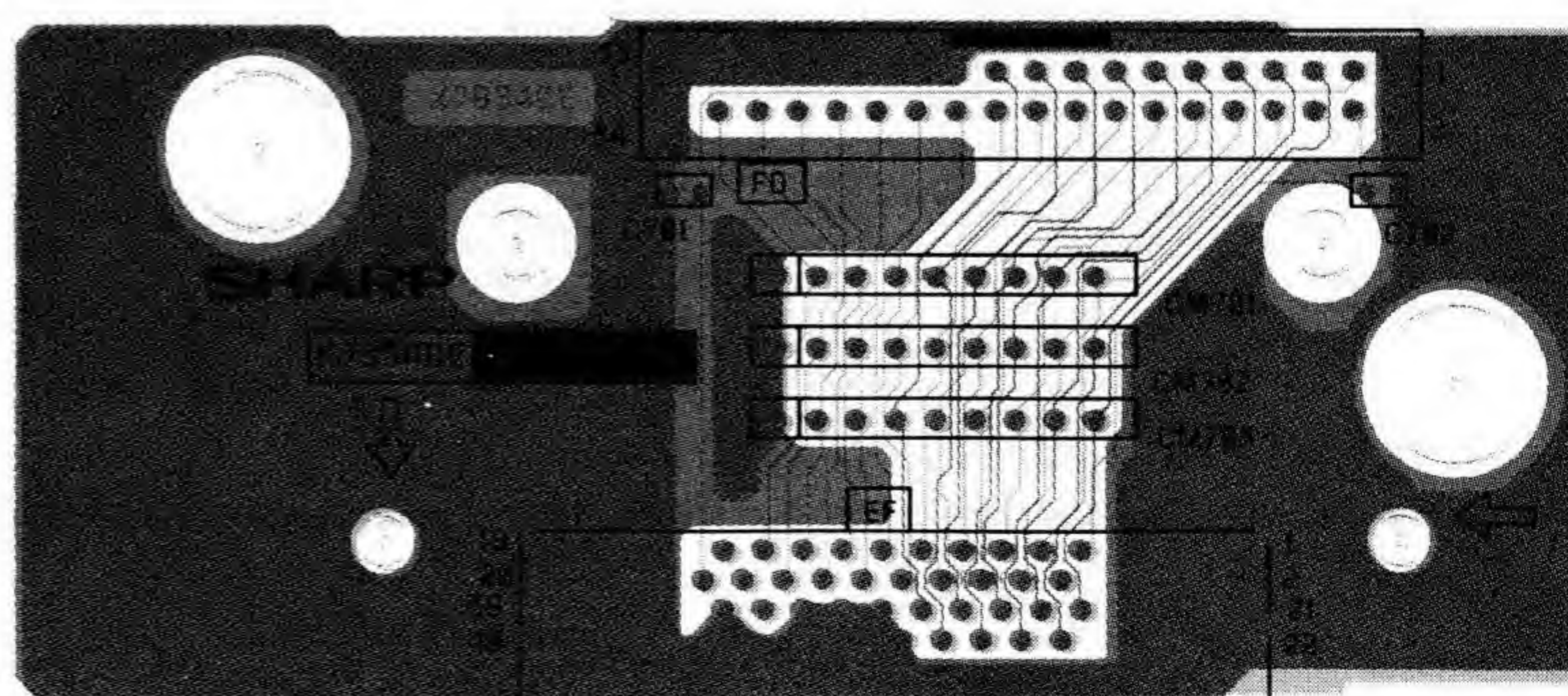


FDコネクタ基板

半田面

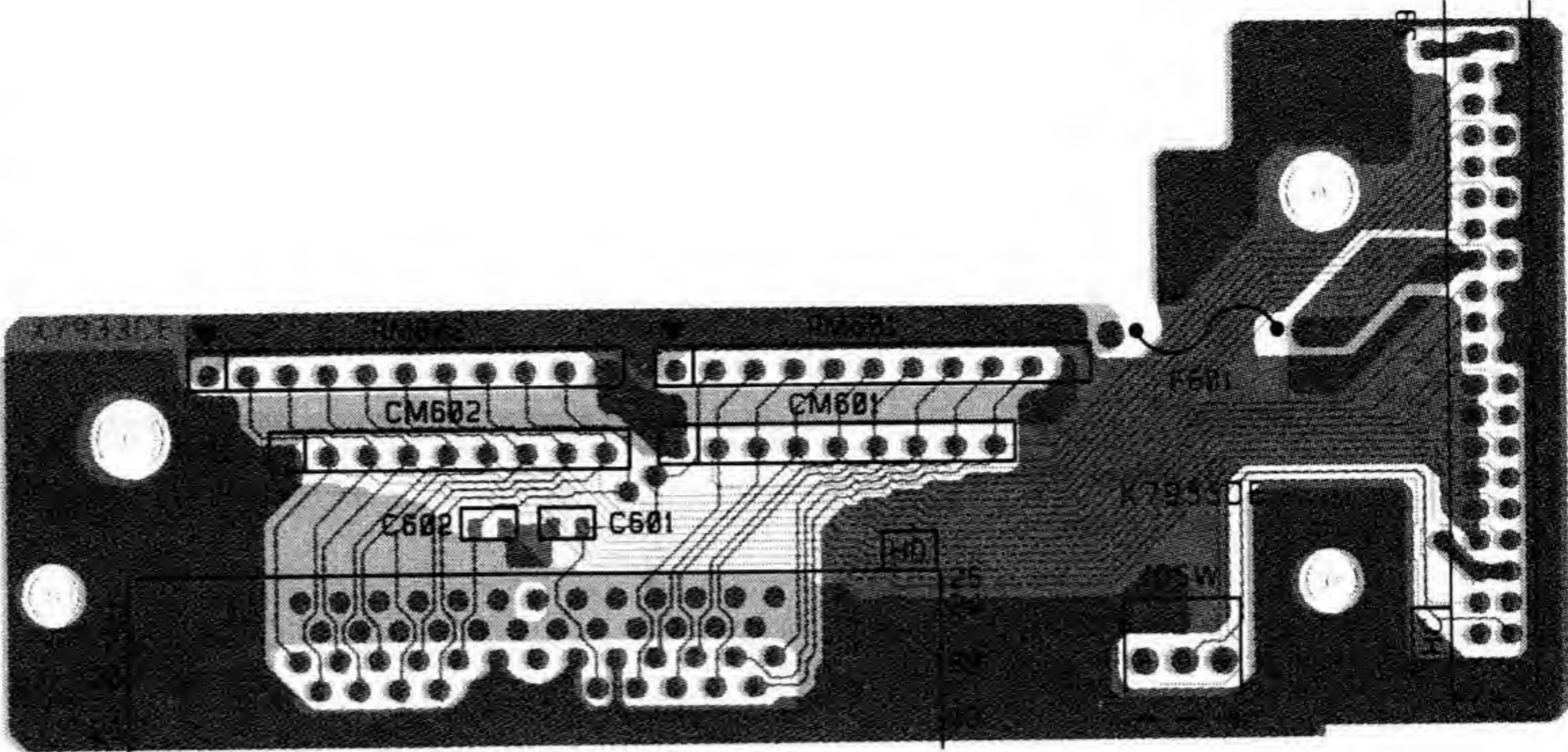


部品面

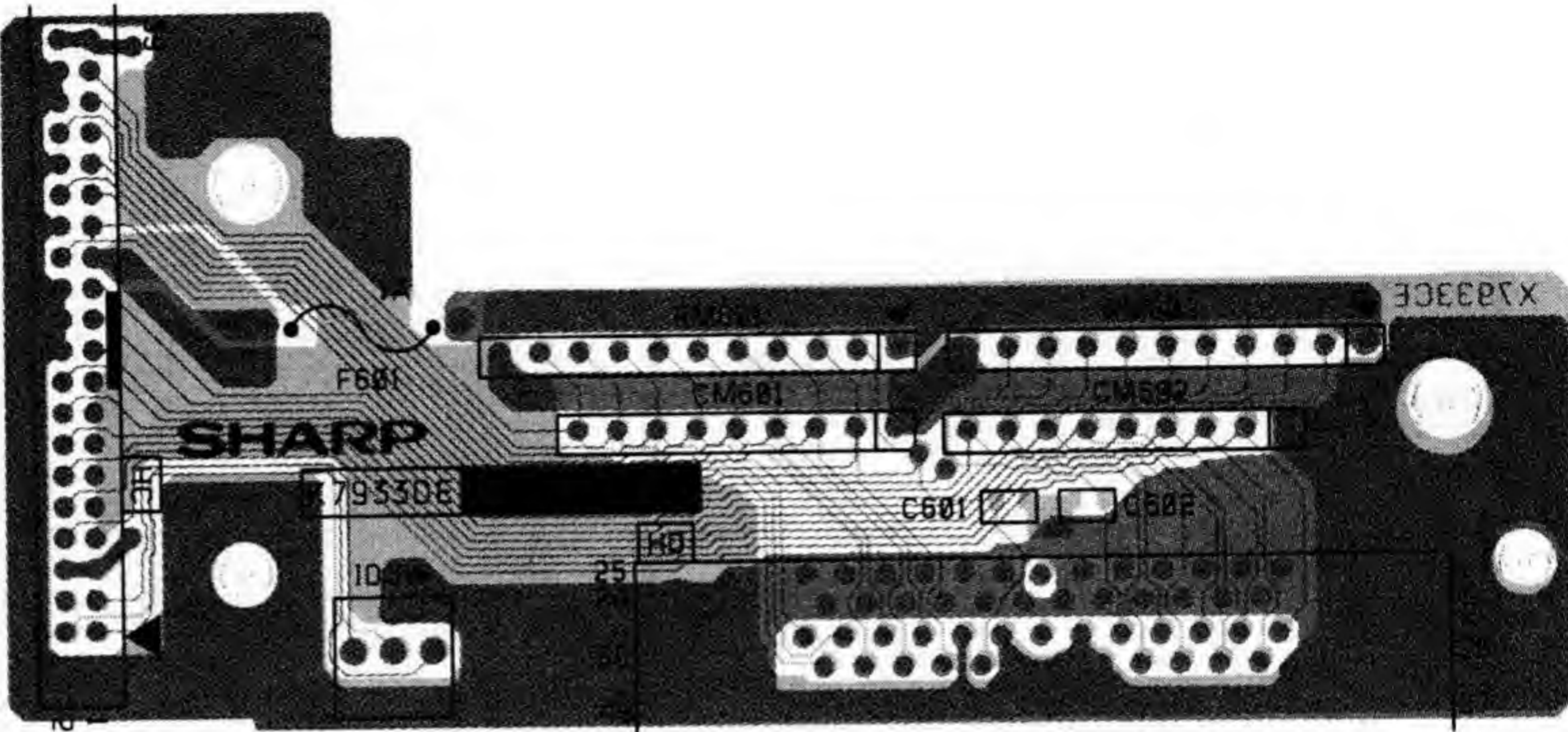


SCSIコネクタ基板

半田面

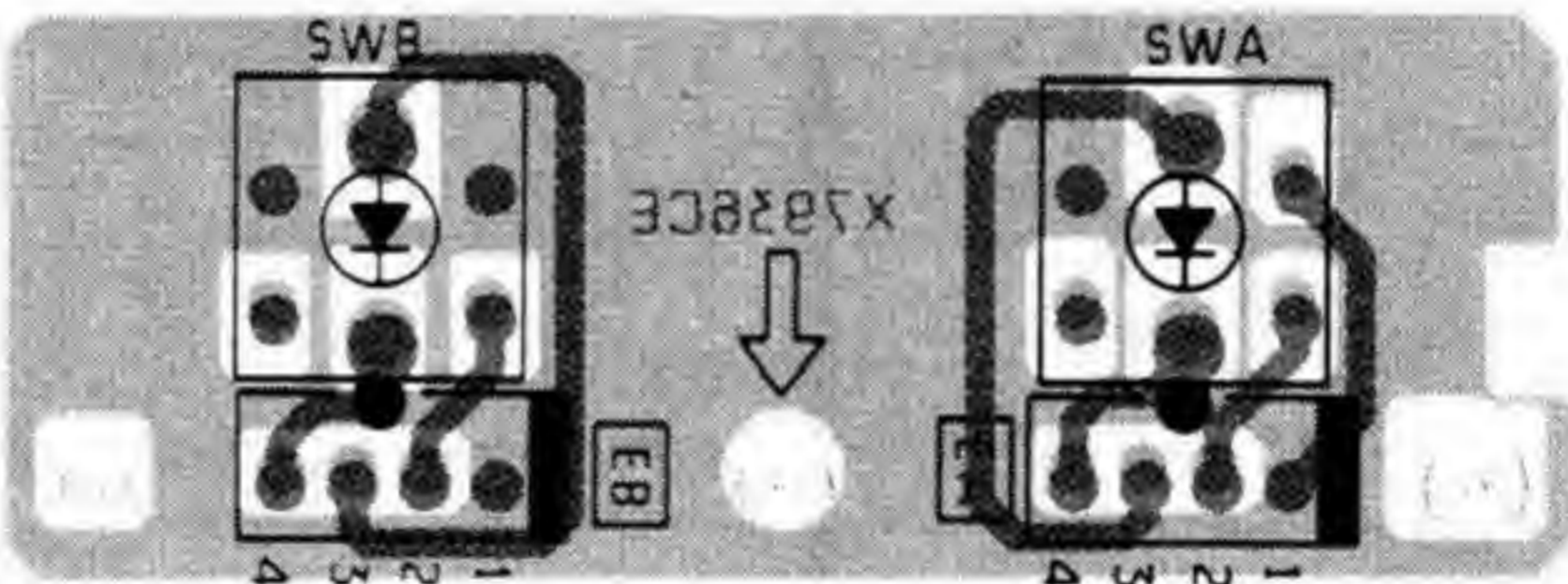


部品面

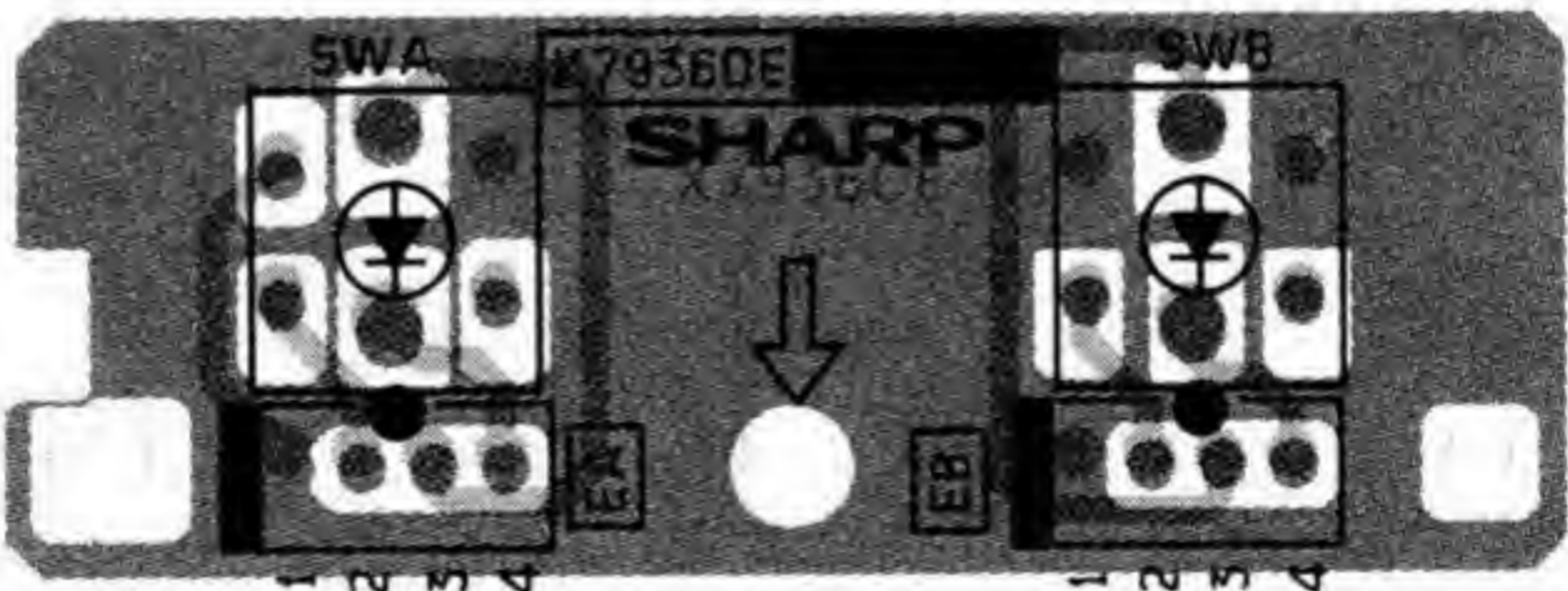


FDD イジェクト基板

半田面

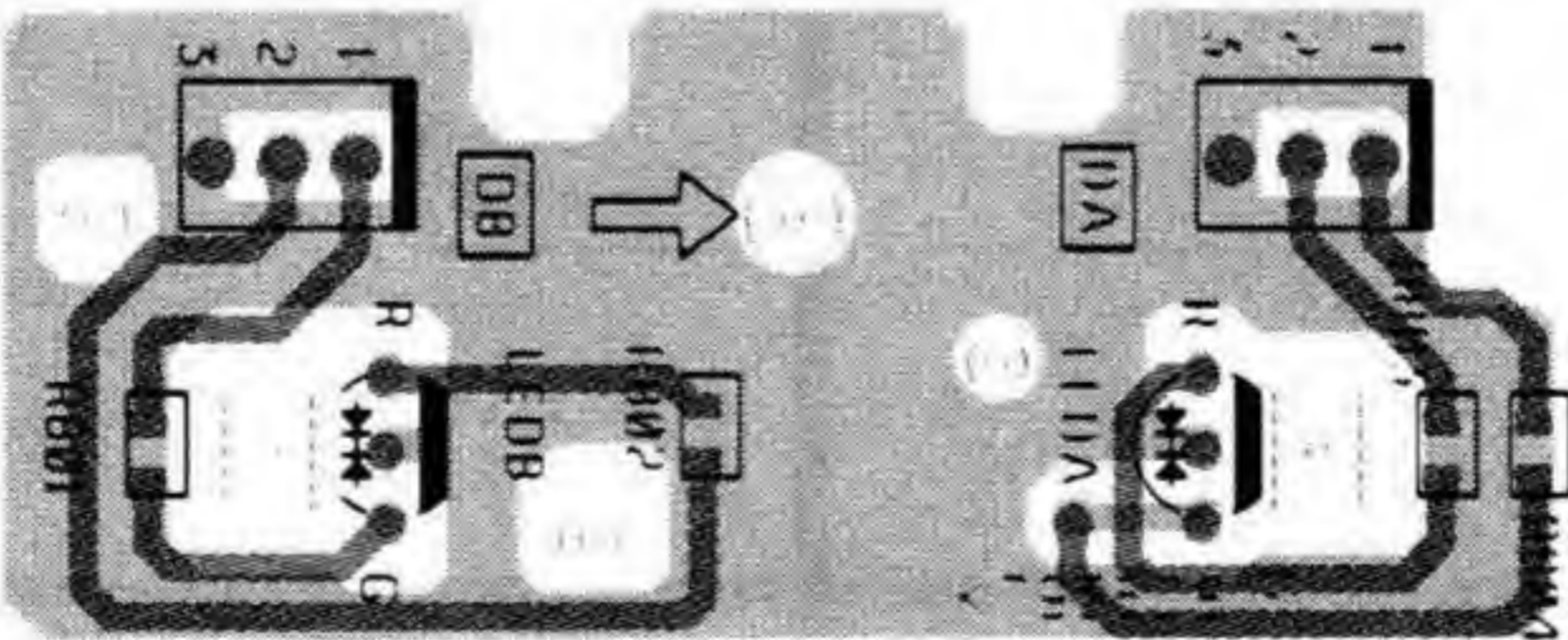


部品面

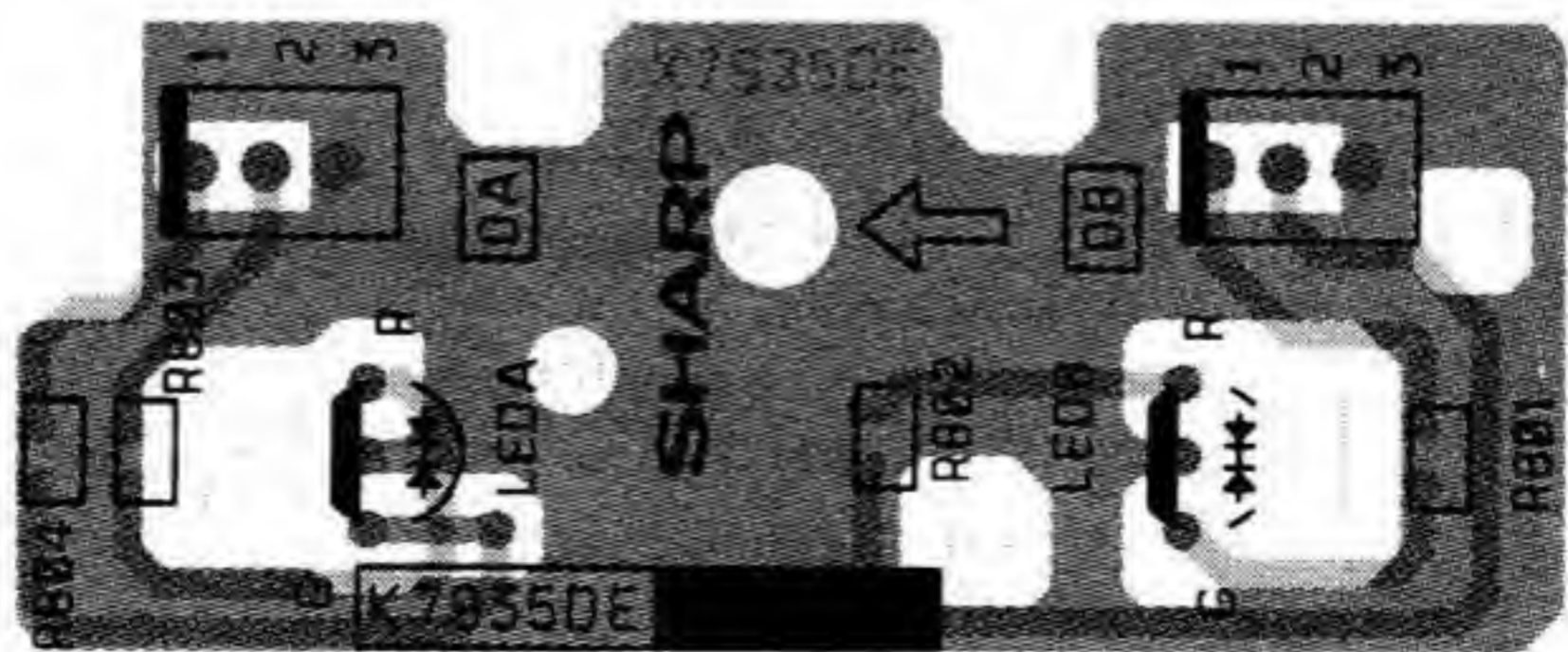


FDD 基板

半田面



部品面



電源部基本配線図

(UADP-0069CEZZ)

